BEST AVAILABLE COPY



APANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number:

07210670 A

(43) Date of publication of application: 11.08.1995

(51) Int. CI

G06T 3/40

H04N 1/387 // G09G 5/38

(21) Application number:

06005370

(22) Date of filing:

21.01.1994

(71) Applicant: FUJI XEROX CO LTD

(72) Inventor: TERADA YOSHIHIRO

SEKINE HIROSHI SUZUKI YUZURU

HIBI YOSHIHARU

(54) IMAGE PROCESSOR

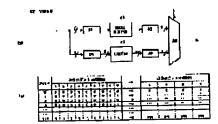
(57) Abstract:

PURPOSE: To provide the image processor which subjects various small-scale input documents to proper resolution transformation.

CONSTITUTION: This image processor which performs the resolution transformation processing to transfer the resolution of the original image based on a fixed variable magnification rate is provided with a storage means 55 where a preliminarily optimized transformation table is stored, a means which blocks the input image by the resolution of 1/(an integer) of the greatest common measure of input and output image resolutions, a means which blocks the autput image, a line

buffer 54 which generates an address from the blocked input image, and a means which outputs an output image intra-block picture element value to be outputted by table retrieval based on the generated address and a transformation table.

COPYRIGHT: (C)1995,JPO



(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平7-210670

(43)公開日 平成7年(1995)8月11日

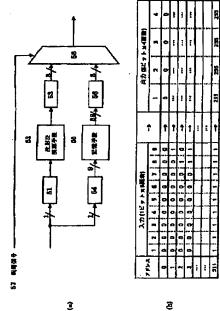
(51) Int.Cl. ⁶	識別記号	庁内整理番号	FΙ			技	術表示箇所	
G 0 6 T 3/40								
H 0 4 N 1/387	101							
# G O 9 G 5/36	520 H	9471 - 5G						
			G06F	15/ 66	3 5 5	С		
			審査請求	未請求	請求項の数3	OL	(全 7 頁)	
(21) 出願番号	特願平6-5370	(71)出願人	000005496					
			富士ゼロ	コックス株式会社	生			
(22)出願日		東京都洋	港区赤坂三丁目 :	3番5号				
	(72)発明者	寺田 章	多弘					
		神奈川県	長海老名市本郷2	274番地	富士ゼロッ			
				クス株式	式会社内			
			(72)発明者	関根 引	Z.			
				神奈川県海老名市本郷2274番地富士				
				クス株式	式会社内			
			(72)発明者	鈴木	賽			
				神奈川斯	具海老名市本郷2	274番地	富士ゼロッ	
			Í	クス株式	(会社内			
			(74)代理人	弁理士	小堀 益			
			1			最	終頁に続く	

(54) 【発明の名称】 画像処理装置

(57) 【要約】

【目的】 小規模で様々な入力原稿に対して適切な解像 度変換を行うことができる画像処理装置を提供するこ

【構成】 固定された変倍率に基づいて原画像の解像度 を変換する解像度変換処理を行う画像処理装置におい て、予め最適化された変換テーブルを記憶しておく記憶 手段55と、入出力画像解像度の最大公約数の整数分の 一の解像度で入力画像をプロック化する手段と出力画像 をブロック化する手段と、ブロック化された入力画像か らアドレスを生成するラインパッファ54と、生成され たアドレス及び変換テーブルに基づいてテーブル検索に より出力すべき出力画像プロック内画素値を出力する手 段とを有する。



I

【特許請求の範囲】

【請求項1】 固定された変倍率に基づいて原画像の解像度を変換する解像度変換処理を行う画像処理装置において、

予め最適化された変換テーブルを記憶しておく手段と、 入出力画像解像度の最大公約数の整数分の一の解像度で 入力画像をプロック化する手段と出力画像をプロック化 する手段と、

プロック化された入力画像からアドレスを生成する手段

生成されたアドレス及び変換テーブルに基づいてテープ ル検索により出力すべき出力画像プロック内画素値を出 力する手段とを有する事を特徴とする画像処理装置。

【請求項2】 入力画像の種類別に最適化された解像度 変換テープルを記憶しておき、入力画像の特性に応じ て、テーブルを切り換える事を特徴とする請求項1の画 像処理装置。

【請求項3】 請求項1に記載の画像処理装置において、変換テープルは入力プロックパターンと出力プロックパターンと出力プロックパターンを対応付けるテーブルと出力パターンに対して階調を割当てる2つの異なるテーブルにより構成される事を特徴とする画像処理装置。

【発明の詳細な説明】

[0.00.1]

【産業上の利用分野】本発明は、画像の解像度変換を行う画像処理装置に関し、特に、原画像の解像度を所定の変倍率で変換する解像度変換を行う画像処理装置に関するものである。

(00021

【従来の技術】従来より解像度の異なる画像入出力機器 30間で通信を可能とするために、原画像に対して各種の解像度変換処理が行われている。解像度変換処理としては、SPC(selected pixel coding)法、論理和法、投影法等が広く知られているが、なかでも投影法は、解像度変換前後の画素値(濃度)を面積単位で保存する手法であり、演算が複雑になるという短所はあるものの良好な変換結果が得られる。

【0003】図1に投影法の概念図を示す。図1において、同図(a)の画像の画素A1、A2、A1、A4はそれぞれ X_1 、 X_2 、 X_1 、 X_4 の画素値を有している。今、同図(a)の画像を同図(b)の解像度に変換する処理を行う。この時 B_1 ($j=1\sim25$)の領域を原画像A1 ($i=1\sim4$)に投影し(同図(c)参照)、領域内部の平均値を B_1 ($j=1\sim25$)の各画素値とする。同図(d)は B_{12} の画素領域を示したものであり、 B_{11} の画素領域内で X_1 、 X_2 、 X_3 、 X_4 の値を持つ面積率がそれぞれ、 R_1 、 R_2 、 R_3 、 R_4 とすると、

 Σ ($X k \times R k$) ($k=1\sim4$) の演算により B_{11} の画素値が得られる。

【0004】しかしながら近年では、画像入出力デバイス及び画像処理技術の進歩により、画像入力・出力・処理機器で取り扱われる画像が、例えばディザ法・誤差拡散法等の疑似階調表現された2値画像、DTP(desk top publishing)・イラストツールで作成され特定解像度に対してラスタライズされた、すなわち、画像出力装置の解像度に合わせてラスター画像に展開されたフォントや線画画像、写真等のピクトリアル原稿のスキャンイン画像、レイトレーシング等により生成されたCG(computer graphics)画像等々種類が増加し、またそれに伴い解像度変換処理に対して求められる品質も高いものになってきている。従って、全ての画像に対して同様の処理を適応するだけでは、高品質の処理結果が期待できない。

【0005】図2は、投影法の問題点を説明する図であ り、ここでは、斜めの線を投影法を用いて2/3の解像 度に変換する処理を示している。同図(a)は処理の概 略図である。入力画像はラインバッファ21に入り、こ こで投影法の演算に必要とされる3ライン分の画案を一 時保持する。演算手段22は投影法の演算を行う手段で あり、ここで、上述した様な演算が行われる。23は演 算手段の出力を一時保持するラインパッファであり、こ こから出力解像度の画像を2ラインずつ出力する。同図 (b2) は、上記の系にて同図(b1)に示される45 度斜め線画像が解像度変換された結果を示す図である。 投影法は、面積単位で濃度保存を行う処理であるため、 原画像では1ドットであった線(同図(b1)参照)に **濃度低下、線太り(同図(h2)参照)が発生してしま** う。この様に投影法は文字・線画原稿、特に極細線や低 ポイント文字を含む画像に対する解像度変換時に品質の 低下をまねいてしまうという問題点があり、とりわけ高 解像度から低解像度への変換時にこの影響が顕著になる と言える。

【0006】上記不具合を解決する手段を図3に示す。 ここで図3は図2と同様に斜めの線(図3(b1)参 照)を投影法を用いて2/3の解像度に変換する処理を 示している。図3 (a) は処理の概略図である。入力画 像はラインパッファ31に入り、ここで投影法の演算に 必要とされる3ライン分の画業を一時保持する。演算手 段32は投影法の演算を行う手段であり、ここで、投影 法の演算が行われる。33は演算手段の出力を一時保持 するラインバッファであり、ここから出力解像度の画像 を2ラインずつ出力する。34は解像度変換行った画像 に対して、その階調特性を補正する階調特性補正手段で あり、例えばルックアップテーブルにより実現される。 同様に35は解像度変換行った画像に対して、その空間 特性を補正する空間特性補正手段であり、例えば3×3 ウィンドウのフィルタリング処理により実現される。こ の様に投影法に加えて階調特性補正手段、空間特性補正 50 手段等の画像補正手段を設け、各補正手段における階調 3

及び空間補正特性を入力原稿に応じて切り換える事により、例えば同図(b2)に示した様な効果が得られ、前述した投影法の問題点が吸収でき、良好な解像度変換処理が実現できる。

[0007]

【発明が解決しようとする課題】しかし、このような構成では、もともと演算が複雑な投影法に加えてさらに補正手段が必要になり、処理の規模が大きくなり過ぎるという欠点がある。

【0008】本発明は、上記従来技術の問題点に鑑みて、小規模で様々な入力原稿に対して適切な解像度変換を行うことができる画像処理装置を提供することを目的とする。

[0009]

【課題を解決するための手段】上記問題点を解決するために、本発明は、固定された変倍率に基づいて原画像の解像度を変換する解像度変換処理を行う画像処理装置において、予め最適化された変換テーブルを配憶しておく手段と、入出力画像解像度の最大公約数の整数分の一の解像度で入力画像をプロック化する手段と出力画像をプロック化する手段と出力画像をプロック化する手段と、プロック化された入力画像からアドレスを生成する手段と、生成されたアドレス及び変換テーブルに基づいてテーブル検索により出力すべき出力画像プロック内画素値を出力する手段とを有する事を特徴とする。

[0010]

【作用】図4に本発明の概念図を示す。今、前述した様な2/3の解像度への変換を考えると、入力画像(同図(a)参照)の3×3サイズのプロックに出力画像(同図(c)参照)の2×2サイズのプロックが対応する(同図(b)参照)。すなわち、入力画像の3×3=9 画素値によって出力画像の2×2=4 画素値が決定される。今、入力画像が低階調数、例えば2値画像である場合を考えると、この3×3ブロックは512通りの値しかとり得ない。そこで、投影法で品質が低下してしまう文字/線画画像に対して予め実験的に最適化されたルックアップテーブル等の記憶手段を用いて直接的に画素値を出力する事により、高品質な解像度変換画像を複雑な処理系を導入する事なく実現できる。

[0011]

【実施例】

(第1の実施例) 図5 (a) に本発明の第1の実施例を 示す

【0012】第1の実施例は、例えば600spi(spot per inch),1ビット画像を400spi,8ビット画像へ変換するといった様な、ある解像度の2値画像をその2/3の解像度の多値画像へと変換する場合の解像度変換に関して述べるものである。

【0013】図5(a)において、52は投影法の演算 にブロック化しブロック内9画素により9ピット信号を 処理を行う演算手段であり、51及び53はその演算時 50 生成する。ここで生成される9ピット信号は、例えば図

に必要とされるライン分の画案を一時保持するラインバッファである。5 4 は入力されてくる3 ライン分の画案を一時蓄えるラインパッファであり、画像を3×3サイズにプロック化しプロック内9 画素により9 ピット信号を生成する。ここで生成される9 ピット信号は、例えば図6(a)に示す様な画案A。(i=1~9)では左上A1から順に「A1A2A3A4A3A6A7A。A3」で表され、仮にA1が図6(b)に示す様な画素値をとっているとすると、「A1A2A3A4A3A

【0014】 記憶手段55は、入力されてくる3×3の プロックの512のパターンに対する最適な2×2プロ ックの出力値32ピットが予め求められ記憶されている ルックアップテーブルである。 ルックアップテーブル は、図5 (b) に示すように、9 画素1 ピットを入力と し、4画素8ピットを出力としており、0から511ま での512個のアドレスを有している。ここでの出力値 は、文字/線画画像に対して最適化されており、例えば 3:2の解像度比率を持つアウトラインフォントやペー ジ記述言語を3:2の解像度比でラスタライズして得ら れる画像等において、それぞれの3×3プロックと2× 2プロックの画素値がどの様な対応になっているかを統 計的に解析する事により求められる。56は記憶手段5 5の2×2プロック32ビットの出力値を2ライン分保 持するバッファメモリであり、1画来8ビットの信号を 2ライン毎に出力する。

【0015】57は図示しない制御部より送られてくる 制御信号であり、入力画像が例えば疑似中間側処理され 30 た絵柄画像であるか文字/線画画像であるかを表す信号 である。

【0016】58はセレクタであり、制御信号57の値により、入力画像が、写真やピクトリアル画像等の絵柄画像であれば投影法処理を行った解像度変換画像を出力し、入力画像が文字/線画画像の場合にはルックアップテーブルで出力された解像度変換画像を出力する。

【0017】以上、本発明においては、投影法処理を適 応した際に品質の低下が発生する文字/線画画像に対し て、予め最適化されたルックアップテーブルで直接的に 40 値を出力する事により簡単な構成で対処できる。

【0018】 [第2の実施例] 図7に本発明の第2の実施例を示す。

(0019)第2の実施例は、第2の実施例と同様にある解像度の2値画像をその2/3の解像度の多値画像へと変換する場合の解像度変換に関して述べるものである。

【0020】図において、71は入力されてくる3ライン分の画案を一時替えるパッファであり、3×3サイズにブロック化しブロック内9画案により9ピット信号を 年成する、ここで年成される9ピット信号は、例えば図 6 (a) に示す様な衝察 A_1 ($1=1\sim9$) では右上 A_1 から順に「 A_1 A_2 A_3 A_4 A_5 A_6 A_7 A_8 A_1 で表され、仮に A_1 が図6 (b) に示す様な画楽値をとっているとすると、「100010011 という値になる。 72はルックアップテーブルであり、入力されてくる 9 ビット信号に対して 2×2 ブロックの出力値 32 ビットを出力し、73はルックアップテーブル72の2 $\times2$ ブロック 32 ビットの出力値を2 ライン分保持するラインパッファであり 1 画素 8 ビットの信号を2 ラインをに出力する。

【0021】75はRAM(ランダムアクセスメモリ)であり、入力されてくる3×3のプロックの512のパターンに対する最適な2×2プロックの出力値32ビットのテーブルが予め求められ配憶されている。ここで、最適テーブルは、絵柄等の中間調画像に対して最適化された中間調画像に対して最適化された中間調画像に対して最適化された文字/線画画像用変換テーブル75 aと、実施例1と同様に文字/線画画像に対して最適化された文字/線両画像用変換テーブル75 bの2通りが用意される。ただし、中間調画像に対しては一般に投影法が良好な変換を与えるので、ここでのテーブルは512通りのパターン20に対する投影法の演算結果を使用しても差し支えない。

【0022】76は図示しない制御部より送られてくる 制御信号であり、入力画像が例えば疑似中間調処理され た絵柄画像であるか文字/線画画像であるかを表す信号 である。

【0023】制御信号76の値により、入力画像が絵柄画像であれば中間調画像に対して最適化されたテーブルがRAM75よりルックアップテーブル72にロードされ、入力画像が文字/線画画像の場合には文字/線画画像に対して最適化されたテーブルがRAM75よりルッ 30クアップテーブル72にロードされる。

【0024】以上、木発明においては、中間調画像に対して最適化されたテーブルを用意し、解像度変換処理を全てルックアップテーブルで行うことにより、複雑な投影法処理の構成を省略する事が可能となる。

【0025】〔第3の実施例〕図8に本発明の第3の実施例を示す。

【0026】第3の実施例は、第1及び第2の実施例と 同様に、ある解像度の2値画像をその2/3の解像度の 多値画像へと変換する場合の解像度変換に関して述べる 40 ものである。

【0027】図9に第3の実施例の概念図を示す。入力 画像のパターンを入力側3×3プロックではなく、出力 側2×2プロック内の画案に注目すると、3×3プロックが512通りのパターンをとり得ても、変換後の1画 素は、図9に示すように16パターン、面積的には10 通りしか存在しない事がわかる。そこで、第1及び第2 の実施例のルックアップテーブル(図5(b)参照) を、入力される3×3プロックから2×2プロックのパターン(4画素×16パターン=16ビット)を出力す 50

るパターンテーブル82と、各画素のパターンと多値画 像における階調を対応させる階調テーブル84に分離す る事により、ルックアップテーブルの規模を縮小する事 ができる(図8 (b))。図8において、81は入力さ れてくる3ライン分の画素を一時蓄え、3×3サイズに プロック化しプロック内9画素により9ピット信号を生 成する。ここで生成される9ピット信号は例えば図6の 6 (a) に示す様な画素A₁ (i=1~9) では右上A : から順に「A: A2 A1 A4 A6 A6 A7 A8 A9 J 10 で表され、仮にA: が図6(b)に示す様な画素値をと っているとすると、「100010001」という値に なる。82は、前述のパターンテーブルを記憶するルッ クアップテーブルであり、入力されてくる9ピット信号 に対して2×2プロックの出力値16ピットを出力す る。83はパターンテープル82の2×2プロック16 ピットの出力値を2ライン分保持し1画素4ビットの信 号を2ライン毎に出力する。84は前述の階調テーブル を記憶するルックアップテーブルであり、入力されてく る1画来4ピットの信号を8ピットの階調に対応付ける ものである。85はRAMであり、パターンテーブルと 階調テーブルの値がそれぞれ予め最適化され配憶されて いる。ここで、最適テープルは、実施例2と同様に絵柄 等の中間調画像に対して最適化されたものと文字/線画 画像に対して最適化されたものの2通りが用意される。

【0028】86は図示しない制御部より送られてくる 制御信号であり、入力画像が例えば疑似中間調処理され た絵柄画像であるか文字/線画画像であるかを表す信号 である。

[0029] 制御信号86の値により、入力画像が絵柄画像であれば中間調画像に対して最適化されたパターンテーブル及び階調テーブルがそれぞれRAM85よりルックアップテーブル82、84にロードされ、入力画像が文字/線画画像の場合には文字/線画画像に対して最適化されたパターンテーブル及び階調テーブルがそれぞれRAM85よりルックアップテーブル82、84にロードされる。

【0030】以上、本発明においては、実施例2と同様に解像度変換処理を全てルックアップテーブルで行い、 尚かつルックアップテーブルをパターンテーブルと階調 テーブルの2つに分割する事によりルックアップテーブ ルの規模を小さくする事ができ、また入力画像に対する 所調パターンマッチング処理と階調補正処理が完全に分 離することができる。

【0031】なお、本明細書では、解像度比が3:2の2値画像から多値画像への変換を示したが、他の解像度比及び階調数の画像間の変換においても、同様の構成で良好な固定変倍処理が可能である事はいうまでもない。 【0032】

【発明の効果】以上、述べたように、本発明では入出力 画像をそれぞれの解像度の最大公約数の整数分の一の解 7

像度でプロック化し、入力プロック内画素値から直接的 に予め最適化された出力プロック内画素を出力するため、原画像に適した高品質の解像度変換画像が得られる。

【図面の簡単な説明】

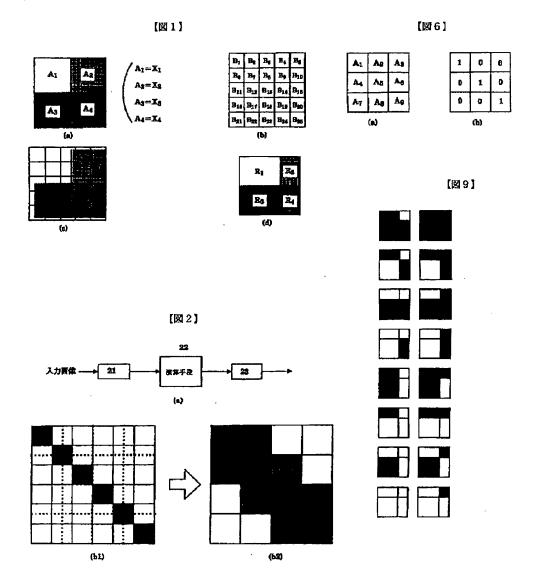
- 【図1】 投影法の概念を説明する図である。
- 【図2】 投影法の問題点を説明する図である。
- 【図3】 投影法の問題点を解決する手段を説明する図である。
- 【図4】 本発明の概念を説明する図である。
- 【図5】 本発明の第1の実施例を示す図である。

8

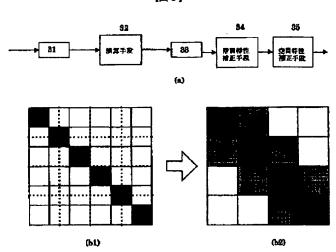
- 【図6】 ブロック内画素を説明する図である。
- 【図7】 本発明の第2の実施例を示す図である。
- 【図8】 本発明の第3の実施例を示す図である。
- 【図9】 第3の実施例の概念を説明する図である。

【符号の説明】

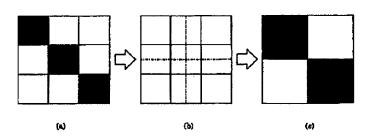
51, 53, 54, 56…ラインパッファ、52…投影 法演算手段、55…記憶手段、57…制御信号



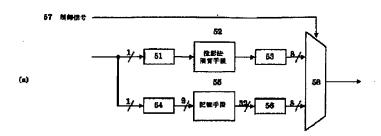
[図3]



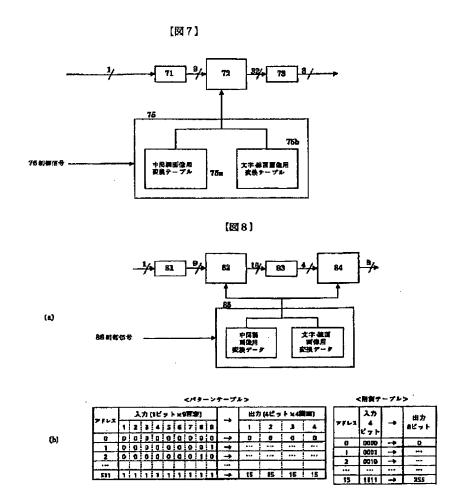
[図4]



[図5]



(b)	7543	入力 (1ピット x 9開課)									l .	出力 (はピット×4電景)			
	777	1	2	3	4	5	6	7		g	7	ī	2] 3	4
	0	0	0	. 0	0	0	10	. 0	.0	0	→	0	0	1 0	. 0
		0	0	0	0	0	0	0	0	1				L	
	2	9	0	0	0	0	į a	į D	i t	0	Ť	***	L		41
	1	•	<u> </u>	0	0	0	ð	D	1	: 1	-	***			
			1 .			Ĺ.,	Ĺ	Ī	1		*1*			I	
	***			<u> </u>	Ė	•	į	į	<u> </u>		416			;	i
	511	1		1	1	1	1	§ 1	1	1	-	258_	255	255	255



フロントページの続き

(72)発明者 日比 吉晴

神奈川県海老名市本郷2274番地富士ゼロッ クス株式会社内

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:
☐ BLACK BORDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
FADED TEXT OR DRAWING
BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
☐ LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.